

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
7. April 2005 (07.04.2005)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2005/031550 A1

(51) Internationale Patentklassifikation⁷: G06F 1/26, 15/80

(21) Internationales Aktenzeichen: PCT/DE2004/002059

(22) Internationales Anmeldedatum:
15. September 2004 (15.09.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
103 44 285.5 24. September 2003 (24.09.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-
Martin-Str. 53, 81669 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): GLASER, Rupert
[DE/DE]; Guldeinstr. 56, 80339 München (DE).

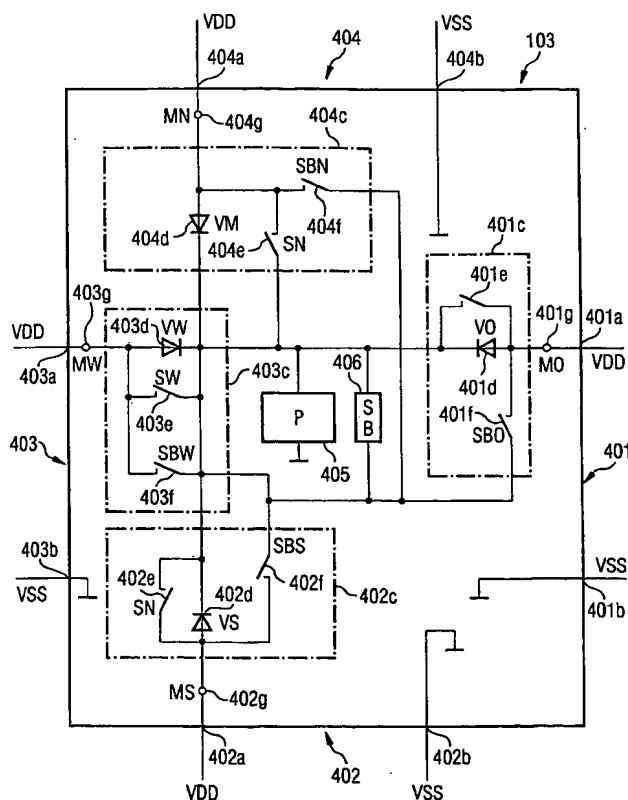
(74) Anwalt: DOKTER, Eric-Michael?; Viering, Jentschura
& Partner, Steinsdorfstr. 6, 80538 München (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,

[Fortsetzung auf der nächsten Seite]

(54) Title: PROCESSOR ARRAY, FABRIC STRUCTURE, SURFACE-COVERING STRUCTURE, AND METHOD FOR
TRANSMITTING ELECTRICITY AMONG A PLURALITY OF ADJACENT PROCESSOR ELEMENTS

(54) Bezeichnung: PROZESSOR-ANORDNUNG, TEXTILGEWEBESTRUKTUR, FLÄCHENVERKLEIDUNGSSTRUKTUR
UND VERFAHREN ZUM WEITERLEITEN VON ELEKTRISCHER ENERGIEVERSORGUNG ZWISCHEN EINER
VIELZAHL EINANDER ÖRTLICH BENACHBART ANGEORDNETER PROZESSELEMENTE



(57) Abstract: Disclosed is a processor element comprising
a plurality of power supply interfaces, a plurality of power
supply switches, and a fault-testing unit for testing whether
a short-circuit to a connected adjacent processor element has
occurred at a power supply interface. The respective power
supply switch is closed in case no short-circuit has occurred
such that electricity can be fed to the respective power supply
interface.

(57) Zusammenfassung: In einem Prozessorelement
ist eine Mehrzahl von Energieversorgungs-Schnittstellen
sowie eine Mehrzahl von Energieversorgungs-Schaltern
vorgesehen sowie eine Kurzschluss-Prüfeinheit zum
Prüfen ob an einer Energieversorgungs-Schnittstelle
ein elektrischer Kurzschluss zu einem angeschlossenen
benachbarten Prozessorelement vorliegt. Für den Fall,
dass kein elektrischer Kurzschluss vorliegt, wird der
jeweilige Energieversorgungs-Schalter geschlossen, so
dass elektrische Energie an die jeweilige Energieversor-
gungs-Schnittstelle zuführbar ist.

WO 2005/031550 A1



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

- (84) **Bestimmungsstaaten** (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.